

Reg. No. : .....

Code No. 5023

Name : .....

## Second Year – March 2017

Time : 2 Hours  
Cool-off time : 15 Minutes

Part – III

### ELECTRONICS

Maximum : 60 Scores

#### **General Instructions to Candidates :**

- There is a ‘cool-off time’ of 15 minutes in addition to the writing time of 2 hrs.
- You are not allowed to write your answers nor to discuss anything with others during the ‘cool-off time’.
- Use the ‘cool-off time’ to get familiar with questions and to plan your answers.
- Read questions carefully before answering.
- All questions are compulsory and only internal choice is allowed.
- When you select a question, all the sub-questions must be answered from the same question itself.
- Calculations, figures and graphs should be shown in the answer sheet itself.
- Malayalam version of the questions is also provided.
- Give equations wherever necessary.
- Electronic devices except non-programmable calculators are not allowed in the Examination Hall.

#### **നിർദ്ദേശങ്ങൾ :**

- നിർദ്ദിഷ്ട സമയത്തിന് പുറമെ 15 മിനിറ്റ് ‘കൂർ ഓഫ് ടെസ്റ്റ്’ ഉണ്ടായിരിക്കും. ഈ സമയത്ത് ചോദ്യങ്ങൾക്ക് ഉത്തരം എഴുതാനോ, മറ്റൊളവരുമായി ആശയവിനിമയം നടത്താനോ പാടില്ല.
- ഉത്തരങ്ങൾ എഴുതുന്നതിന് മുമ്പ് ചോദ്യങ്ങൾ ശബ്ദാപുർഖം വായിക്കണം.
- എല്ലാ ചോദ്യങ്ങൾക്കും ഉത്തരം എഴുതണം.
- ഒരു ചോദ്യനും ഉത്തരമെഴുതാൻ തെരഞ്ഞെടുത്തു കഴിഞ്ഞാൽ ഉപചോദ്യങ്ങളും അതേ ചോദ്യനും നിന്ന് തന്നെ തെരഞ്ഞെടുക്കേണ്ടതാണ്.
- കണക്ക് കൂട്ടലുകൾ, ചിത്രങ്ങൾ, ശാമുകൾ എന്നിവ ഉത്തരപേപ്പിൽ തന്നെ ഉണ്ടായിരിക്കണം.
- ചോദ്യങ്ങൾ മലയാളത്തിലും നൽകിയിട്ടുണ്ട്.
- ആവശ്യമുള്ള സ്ഥലത്ത് സമവാക്യങ്ങൾ കൊടുക്കണം.
- ഭ്രാഹ്മാകൾ ചെയ്യാനാകാത്ത കാൽക്കുലേറ്ററുകൾ ഒഴികെടുള്ള ഒരു ഇലക്ട്രോണിക് ഉപകരണവും പരീക്ഷാഹാളിൽ ഉപയോഗിക്കുവാൻ പാടില്ല.

- Light propagation through optical fiber is based on the principle of \_\_\_\_\_ **(Score : 1)**
- (a) Explain the structure of an optical fiber with a schematic. **(Scores : 3)**
- (b) Mention the basic types of fiber optic cables. **(Scores : 2)**
- Obtain the value of orbital velocity of a satellite.  
(Given  $g = 10 \text{ ms}^{-2}$ ,  $r = 6 \times 10^6 \text{ m}$ ) **(Scores : 2)**

**OR**

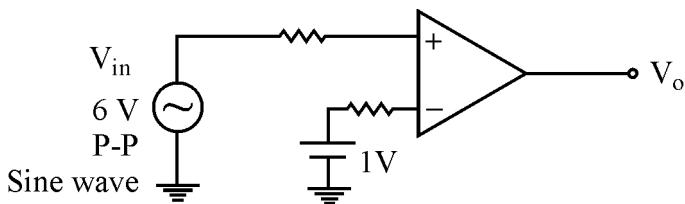
- What are Geosynchronous Satellites ? **(Scores : 2)**
- What is the need for voltage regulator in power supply ? **(Scores : 2)**
- Sketch the connection diagram of a voltage regulator for obtaining a fixed stabilized output voltage of 5 V. **(Scores : 2)**
- Mention the main parts of a dish antenna receiver system. **(Scores : 2)**
- Sketch and explain the block diagram of a monochrome TV receiver. **(Scores : 4)**

**OR**

- Sketch the fully labelled spectrum of a TV channel and explain the bandwidth of TV transmission. **(Scores : 4)**
- Draw the ideal frequency response of a band pass filter. **(Score : 1)**
- Mention two conditions to be satisfied for proper operation of a RC differentiator circuit. **(Scores : 2)**

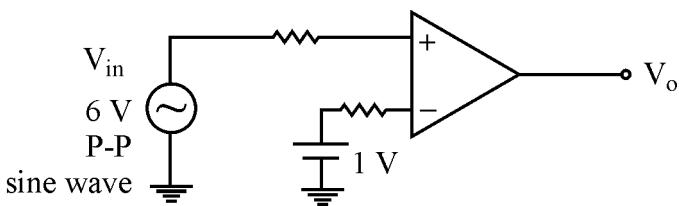
**OR**

- Sketch the output of the following circuit. Explain its working.



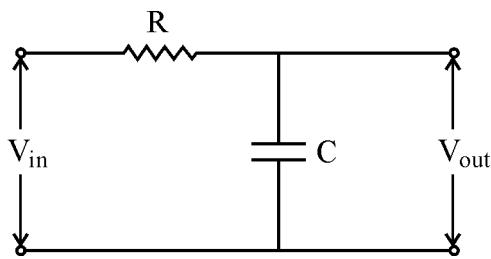
**(Scores : 2)**

- Optical fiber-ൽ കുടി light പ്രോപ്പഗേഷൻ \_\_\_\_\_ തത്ത്വത്തിൽ അധിഷ്ഠിതമാണ്.  
(സ്കോർ : 1)
- (a) ഒരു optical fiber-എൽ ഘടന ചിത്ര സഹിതം വിവരിക്കുക.  
(സ്കോർ : 3)  
(b) Fiber optic cable-കളുടെ അടിസ്ഥാന തരങ്ങൾ എഴുതുക.  
(സ്കോർ : 2)
- ഒരു Satellite ഏൽ orbital velocity എത്രയെന്ന് നിർണ്ണയിക്കുക.  
(Given  $g = 10 \text{ ms}^{-2}$ ,  $r = 6 \times 10^6 \text{ m}$ )  
അല്ലെങ്കിൽ  
(സ്കോർ : 2)
- Geosynchronous Satellites എന്നാൽ എന്ത് ?  
(സ്കോർ : 2)
- ഒരു power supply-ൽ voltage regulator-എൽ ആവശ്യകത എന്ത് ?  
(സ്കോർ : 2)
- 5 V fixed stabilised output voltage ലഭിക്കുന്നതിനുള്ള ഒരു voltage regulator-എൽ connection diagram വരയ്ക്കുക.  
(സ്കോർ : 2)
- ഒരു Dish antenna receiver സംവിധാനത്തിന്റെ പ്രധാന ഭാഗങ്ങൾ എഴുതുക.  
(സ്കോർ : 2)
- ഒരു Monochrome TV receiver-എൽ സ്ക്രോക് ഡയഗ്രാഫ് വരച്ച് വിവരിക്കുക. (സ്കോർ : 4)  
അല്ലെങ്കിൽ
- ഒരു TV channel എൽ spectrum വരച്ച് അടയാളപ്പെടുത്തുക. TV transmission ന് ആവശ്യമായ Bandwidth വിവരിക്കുക.  
(സ്കോർ : 4)
- ഒരു Band pass filter-എൽ ideal frequency response വരയ്ക്കുക.  
(സ്കോർ : 1)
- ഒരു RC differentiator circuit-എൽ ശരിയായ പ്രവർത്തനത്തിന് ആവശ്യമായ രണ്ട് conditions എഴുതുക.  
(സ്കോർ : 2)  
അല്ലെങ്കിൽ
- താഴെ നല്കിയിരിക്കുന്ന circuit-എൽ output വരയ്ക്കുക. അതിന്റെ പ്രവർത്തനം വിവരിക്കുക.



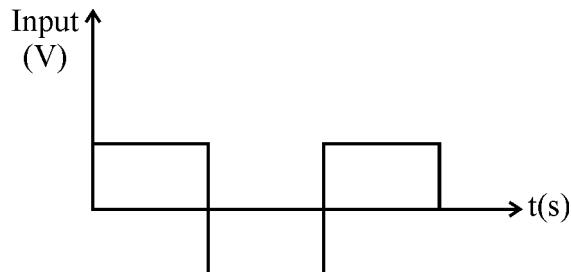
(സ്കോർ : 2)

13. (a) Identify the following wave shaping circuit.



(Score : 1)

- (b) Predict and draw the output of the above circuit for the following input :



(Scores : 2)

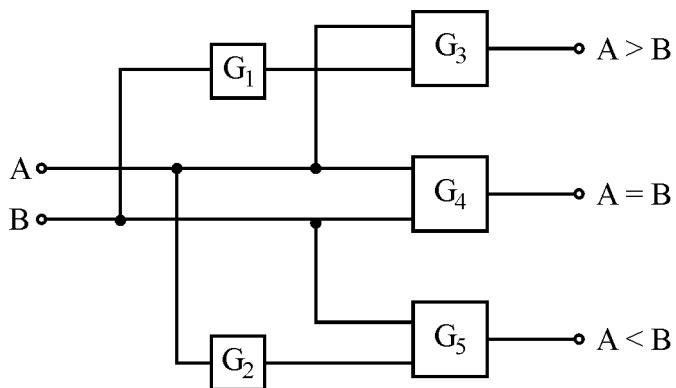
14. Flip-flop is a \_\_\_\_\_ logic circuit. (combinational/sequential).

(Score : 1)

15. Sketch the circuit diagram of a JK flip-flop using NAND gates. Give its truth table.

(Scores : 2)

16. The figure below shows the schematic circuit diagram for a 1 bit digital comparator. Name the logic gates G1, G2, G3, G4 and G5 used in this circuit.

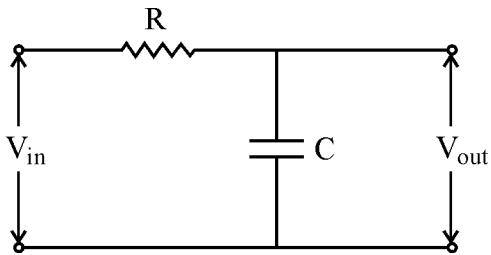


(Scores : 3)

17. HDMI is the abbreviation for \_\_\_\_\_.

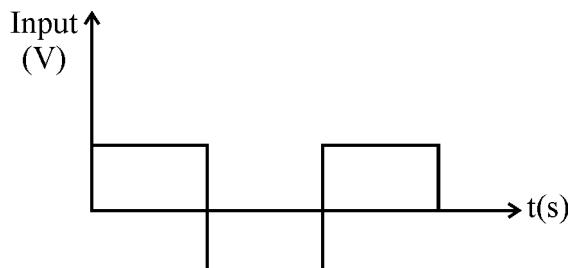
(Score : 1)

13. (a) താഴെ നൽകിയിരിക്കുന്ന wave shaping circuit ഏതാണ് ?



(സ്കോറ : 1)

- (b) മുകളിൽ കാണിച്ചിരിക്കുന്ന circuit താഴെ നല്കിയിരിക്കുന്ന input-ന് ലഭ്യമാക്കുന്ന output വരുത്തുക :

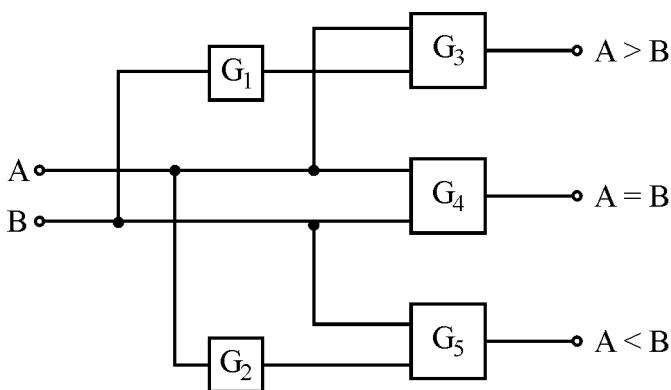


(സ്കോറസ് : 2)

14. Flip-flop ඔබ \_\_\_\_\_ logic circuit ඇඟි. (combinational/sequential). (ස්කෝර : 1)

15. ഒരു JK flip-flop-യുടെ circuit diagram NAND gate ഉപയോഗിച്ച് വരയ്ക്കുക. Truth table എഴുതുക. (സ്കോറിംഗ് : 2)

16. ഒരു 1 bit digital comparator-യുടെ schematic circuit diagram താഴെ കാണിച്ചിരിക്കുന്നു. അതിൽ ഉപയോഗിച്ചിരിക്കുന്ന logic gates G1, G2, G3, G4, G5 എന്നിവയുടെ പേരുകൾ എഴുതുക.



(ಸಹಾಯ : 3)

17. HDMI യുടെ പൂർണ്ണരൂപം \_\_\_\_\_. (സ്കോർ : 1)

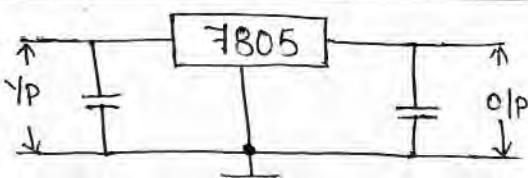


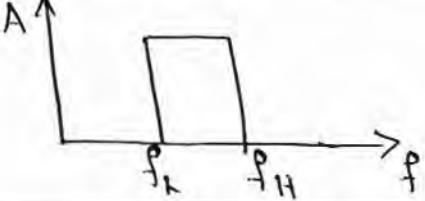
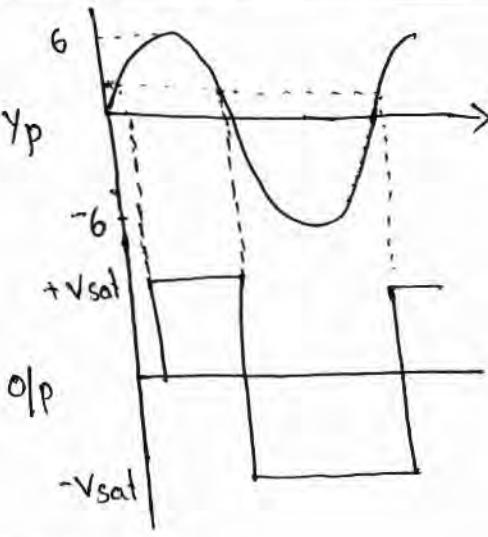
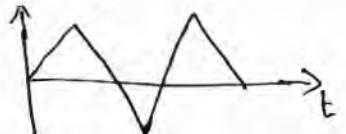


# SECOND YEAR HIGHER SECONDARY EXAMINATION MARCH 2017

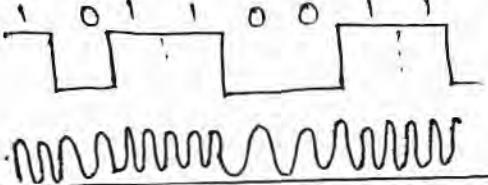
SUBJECT : ELECTRONICS

CODE. NO: 5023

Qn No	Sub Qns	Answer Key/Value Points	Score	Total
1		Total internal reflection	1	1
2	(a)	Schematic diagram core cladding Buffer Coating	$\frac{1}{2}$ $\frac{1}{2}$ $\frac{1}{2}$ $\frac{1}{2}$	3
	(b)	Single mode. Multi mode. Step Index Gradual Index	$\frac{1}{2}$ $\frac{1}{2}$ $\frac{1}{2}$ $\frac{1}{2}$	2.
3		$V^2 = g\gamma$ $V = \sqrt{g\gamma}$ $= \sqrt{60 \times 10^6} = 7.7 \times 10^3 \text{ m/s}$	1 1	2.
4		Satellite placed directly over equator revolves in same direction of earth rotation. Takes 24 hrs for one orbit	1 1	2
5		To keep output voltage constant irrespective of line supply variation and load variations	1 1	2.
6			2	2

Qn No	Sub Qns	Answer Key/Value Points	Score	Total
7		Parabolic reflector feed antenna feeder cables Coaxial cable	$y_2$ $y_2$ $y_2$ $y_2$	2
8		Block diagram of monochrome TV receiver Explanation	2 2	4
9		Spectrum sketch Labelling picture carrier, colour subcarrier sound carrier, bandwidth	2 2	4
10			1	1
11		$RC \ll T$ $X_C > 10R$	1 1	2
12		 Explanation	1 1 1	2
13	a b	Integrating circuit  Triangular Wave	1 2	1 2

Qn No	Sub Qns	Answer Key/Value Points	Score	Total
14		Sequential	1	1
15		Circuit diagram of JK - FF Truth table	1 1	2
16		G <sub>1</sub> - NOT G <sub>2</sub> - NOT G <sub>3</sub> - AND G <sub>4</sub> - XNOR G <sub>5</sub> - AND	3	3
17		High Definition Multimedia Interface - HDMI	1	1
18		VGA Port - Monitor PS/2 port - Mouse USB port - Printer Internet port - RJ45 Connector	2	2
19		Any two difference between primary memory and secondary memory	2	2
20		HTTP - Hyper Text Transfer protocol HTTPS - HTTP over Secure Socket Layer	2	2
21		HTML	1	1
22		Any three points on IPV <sub>4</sub>	3	3
23		To separate Signal from different transmitter Size of antenna Power of radiation	1 1 1	3
24	a b	$m = \frac{V_m}{V_c} = \frac{3}{5} \times 100 = 60\%$ . (100+5) KHz and (100-5) KHz	1 1	

Qn No.	Sub Qns	Answer Key / Value Points	Score	Total
24	C	$BW = 2fm = 2 \times 5\text{kHz} = 10\text{kHz}$	1	3
25		Radiated in upward direction and reflected down by Ionospheric layer	1	2
26		Highest frequency of the wave that will return to earth due to reflection	1	1
27		Converting step of analog signal to a digital Signal	2	2
28			2	2
29		Time Division multiple Access Transmits in particular time slots	1	2
30		24	1	1
31		General Packet Radio Service Employ packet switching Explanation	1 1 1	3
		D Ferrish George HSST Electronics St. Aloysious HSS ELTHURUTH	<u>OJ</u>	
		2) Amal John HSST Electronics St. Sebastian's HSS Vazhithurtha	<u>Amal</u>	